



PRODUCT NAME

TM87 Series

TITLE

避免 Reset 對 RAM data 的影響。

APPLICATION NOTE

使用 TM87 系列產品時，Reset (註 1)的動作，會造成內部 RAM Address 最低 nibble 為 0 的相對位置資料的改變，如：00H、10H、20H、30H…。使用者在應用上若有一定要儲存資料於 RAM 之資料且不會因 RESET 後消失之應用時，須避免將資料寫入 Address 最低 nibble 為 0 的相對位置以避免 Reset 造成資料的錯誤，此 RAM 架構並無針對 RESET 情況做特殊設計，故請儘量避免此應用，以防其它不確定因素發生。

註 1 • Reset 動作包含 外部 Reset、Watch dog Reset、Key Reset。